

T_Reg vzdálené vstupy-výstupy - ModBus TCP

| Holding registr 4x | read/write | type | info |
|--------------------|----------------------------------|------|---|
| 1 | Počítadlo komunikací | Word | 0..65536, nulováno pouze resetem 0..22000 digit 0..22000 digit 0..22000 digit 0..22000 digit |
| 2 | AI_0 Vstup analog 4..20mA(0..22) | W | |
| 3 | AI_1 Vstup analog 4..20mA(0..22) | W | |
| 4 | AI_2 Vstup analog 4..20mA(0..22) | W | |
| 5 | AI_3 Vstup analog 4..20mA(0..22) | W | |
| 6.1 | BI_0 Vstup binár 0..10V | Bit | Log_0: < 7.5V, Log_1: > 7.5V Log_0: < 7.5V, Log_1: > 7.5V Log_0: < 7.5V, Log_1: > 7.5V Log_0: < 7.5V, Log_1: > 7.5V rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva |
| 6.2 | BI_1 Vstup binár 0..10V | B | |
| 6.3 | BI_2 Vstup binár 0..10V | B | |
| 6.4 | BI_3 Vstup binár 0..10V | B | |
| 6.5 | rezerva | B | |
| 6.6 | rezerva | B | |
| 6.7 | rezerva | B | |
| 6.8 | rezerva | B | |
| 6.9 | rezerva | B | |
| 6.10 | rezerva | B | |
| 6.11 | rezerva | B | |
| 6.12 | rezerva | B | |
| 6.13 | rezerva | B | |
| 6.14 | rezerva | B | |
| 6.15 | rezerva | B | |
| 6.16 | rezerva | B | |
| 7.1 | Rel_0 Výstup binár 0/1 | Bit | maska 0x0001 maska 0x0002 maska 0x0004 rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva rezerva |
| 7.2 | Rel_1 Výstup binár 0/1 | B | |
| 7.3 | Rel_2 Výstup binár 0/1 | B | |
| 7.4 | rezerva | B | |
| 7.5 | rezerva | B | |
| 7.6 | rezerva | B | |
| 7.7 | rezerva | B | |
| 7.8 | rezerva | B | |
| 7.9 | rezerva | B | |
| 7.10 | rezerva | B | |
| 7.11 | rezerva | B | |
| 7.12 | rezerva | B | |
| 7.13 | rezerva | B | |
| 7.14 | rezerva | B | |
| 7.15 | rezerva | B | |
| 7.16 | rezerva | B | |
| 8 | AO_0 Vstup analog 4..20mA(2..22) | Word | 2000..22000 digit 2000..22000 digit 2000..22000 digit 2000..22000 digit |
| 9 | AO_1 Vstup analog 4..20mA(2..22) | W | |
| 10 | AO_2 Vstup analog 4..20mA(2..22) | W | |
| 11 | AO_3 Vstup analog 4..20mA(2..22) | W | |
| 12 | rezerva | W | |
| 13 | BI_0 Vstup - Impuls 0/10V | L | zálohované počítadlo zálohované počítadlo zálohované počítadlo zálohované počítadlo |
| 15 | BI_1 Vstup - Impuls 0/10V | L | |
| 17 | BI_2 Vstup - Impuls 0/10V | L | |
| 19 | BI_3 Vstup - Impuls 0/10V | L | |

| | | | |
|----|-----------------------------|---|--------|
| 12 | BI_0 Vstup - čas mezi pulsy | W | [20ms] |
| 21 | BI_1 Vstup - čas mezi pulsy | W | [20ms] |
| 22 | BI_2 Vstup - čas mezi pulsy | W | [20ms] |
| 23 | BI_3 Vstup - čas mezi pulsy | W | [20ms] |

| Coil registr 0x | read/write | type | info |
|-----------------|------------------------|------|------|
| 1 | Rel_0 Výstup binár 0/1 | Bit | |
| 2 | Rel_1 Výstup binár 0/1 | B | |
| 3 | Rel_2 Výstup binár 0/1 | B | |
| 4 | rezerva | B | |
| 5 | rezerva | B | |
| 6 | rezerva | B | |
| 7 | rezerva | B | |
| 8 | rezerva | B | |

| Diskrete inputs 1x | read | type | info | |
|--------------------|-------------------------|------|------------------------------|------------------------------|
| 1 | BI_0 Vstup binár 0..10V | Bit | Log_0: < 7.5V, Log_1: > 7.5V | |
| 2 | BI_1 Vstup binár 0..10V | B | | Log_0: < 7.5V, Log_1: > 7.5V |
| 3 | BI_2 Vstup binár 0..10V | B | | Log_0: < 7.5V, Log_1: > 7.5V |
| 4 | BI_3 Vstup binár 0..10V | B | | Log_0: < 7.5V, Log_1: > 7.5V |
| 5 | rezerva | B | | |
| 6 | rezerva | B | | |
| 7 | rezerva | B | | |
| 8 | rezerva | B | | |